

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC
796-2**

Première édition
First edition
1990-09

**Bus système à microprocesseurs –
Données: 8 bits et 16 bits (MULTIBUS I)**

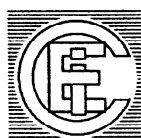
Deuxième partie:

Description mécanique et brochage pour la
configuration du bus système, avec des
connecteurs en bout de carte

**Microprocessor system bus –
8-bit and 16-bit data (MULTIBUS I)**

Part 2:

Mechanical and pin descriptions for
the system bus configuration, with
edge connectors (direct)



Numéro de référence
Reference number
CEI/IEC 796-2: 1990